19日本国特許庁(JP)

⑩特許出願公開

# ⑩ 公 開 特 許 公 報 (A) 平3-140039

⑤Int. Cl. 5

識別記号 庁内整理番号

❸公開 平成3年(1991)6月14日

H 04 L 25/02 H 04 B 10/00 3 0 1 A 8627-5K

8523-5K H 04 B 9/00

В

審査請求 未請求 請求項の数 3 (全7頁)

会発明の名称

誤り検知機能付光受信器

②特 願 平1-279034

**20出 願 平1(1989)10月26日** 

伽発 明 者 福 岡

神奈川県横浜市栄区田谷町1番地 住友電気工業株式会社

横浜製作所内

勿出 願 人

住友電気工業株式会社

大阪府大阪市中央区北浜 4丁目 5番33号

⑭代 理 人 弁理士 越 場 隆

#### 明細書

- 1. 発明の名称 誤り検知機能付光受信器
- 2. 特許請求の範囲
- (1) 入力信号の波形整形を行うための唯ひとつの 第1 閾値を有する第1 の比較回路と、該第1 閾値 よりも高い第2 閾値と、該第1 閾値よりも低い第 3 閾値とを有する第2 の比較回路と、該第1 の比 較回路の出力と該第2 の比較回路の出力との排他 的論理和をとる X O R 回路とを備え、

該入力信号を、該第1 および第2 の比較回路によって並列に受けることによって、該入力信号に含まれた雑音成分を検出する機能を有することを特徴とする誤り検知機能付光受信器。

(2) 請求項1に記載の光受信器であって、前記第2の比較回路が、ヒステリシス特性を有する1つ比較器を含むことを特徴とする誤り検知機能付光受信器。

- (3) 請求項1に記載の光受信器であって、前記第2の比較回路が、前記第2関値を有する第1比較器と前記第3関値を有する第2比較器と、該第1 および第2比較器の出力を入力されるフリップフロップとを含むことを特徴とする誤り検知機能付光受信器。
- 3. 発明の詳細な説明

### 産業上の利用分野

本発明は、光受信器に関する。より詳細には、 本発明は、光信号を媒体としたディジタル信号通 信システムにおいて使用する受信器の新規な構成 に関する。

# 従来の技術

通常、光LAN(ローカル・エリア・ネットワーク)等に使用される光データリンクにおいて光信号を受信する光受信器には、受信信号の増幅、再生および整形を行なってディジタル信号を復元

する機能の他に、信号の断絶や光ファイバの断線 等を検出する機能が付加されている。このような 機能は、所謂"信号検出回路"によって実現され ている。

第5図は、上述のような従来の信号検出回路付の光受信器の典型的な構成を示すブロック図である。

同図に示すように、この光受信器は、受信した 光信号を電気信号に変換する受光素子51と、この 受光素子51に接続された信号再生回路 A と、やは り受光素子51に接続された信号検出回路 B とから 主に構成されている。

信号再生回路Aは、受光素子51のカソードに接続され、受光素子51の出力信号を増幅する増幅器52と、増幅器52の出力を所与の閾値と比較する比較器53とを備えており、比較器53において波形整形を行うことによって受信信号を再生するように構成されている。

一方、信号検出回路Bは、一端が受光素子51の アノードに接続され、他端が接地された互いに並

行われるので、再生信号に誤りパルスが発生する という問題があった。

そこで、本発明は、上記従来技術の問題点を解決し、誤った信号再生の可能性をを有効に検出することができる新規な光受信器の構成を提供することをその目的としている。

#### 課題を解決するための手段

列な抵抗素子とコンデンサとからなる複分器55と、この複分器55を介して受光素子51のアノードに接続された第2の比較器54とを備えており、受信信号の直流成分の変化を所与の閾値と比較することによって、入力信号の有無を検知するように構成されている。

以上のように構成された光受信器では、例えば、信号検出回路Bにおいて信号入力状態を検出した場合にのみ信号再生回路Aの出力を有効にする等して、無信号状態での信号再生回路Aの誤動作等を排除するようにして使用する。

### 発明が解決しようとする課題

上述のような従来の光受信器において、信号検出回路は、入力信号が完全に途絶したことを検出するのみであって、信号入力がありさえすれば、信号再生が正常に行われているかどうかについては考慮されていない。しかしながら、実際に稼働中の光データリンクでは、受信信号レベルが低下したり大きな雑音が発生した場合にも信号再生が

#### 作用

本発明に係る光受信器は、受信信号の波形整形を行う第1比較回路とは別に、第1比較回路と助りも難音に対する感度が高い第2の比較回路を備え、第1比較器回路出力と第2比較回路の出力との排他的論理和をとることによって、第1比較回路が難音による誤りパルスを発生する前に、難音成分レベルの上昇を検知する機能を有することをその主要な特徴としている。

以下、図面を参照して本発明をより具体的に説明するが、以下の開示は本発明の一実施例に過ぎ

ず、本発明の技術的範囲を何ら限定するものではない。

# 実施例 1

第1図(a)は、本発明に従う光受信回路の構成例 を示すブロック図である。

同図に示すように、この光受信器は、光信号を電気信号に変換する受光素子11と、光素子11の光素子11と、光素子11の光素子11と、光素子11の光素子12に続いて第12に続いて満足がいる。 第1の比較器13は、近常のでは、近常のでは、近常のでは、近常では、一方のでは、一方ののでは、一方ののでは、一方ののでは、一方ののでは、一方ののでは、一方ののでは、一方ののでは、一方ののでは、一方ののでは、一方ののでは、一方ののでは、一方ののでは、一方ののでは、第1の出力が入力に、そのの比較器13の出力が入力に接続されている。 100 に 16 の出力は、ラッチ回路16 の出力は、ラッチ回路16 の出力は、ラッチ回路16 の出力は、ラッチ回路16 の出力は、ラッチ回路16 の出力は、ラッチ回路16 の出力は、ラッチ回路17 に接続されている。

も感度の高い第2比較器14を使用することによって、第1比較器13が誤りパルスを発生する前に維音成分の増加を検出することができる。

尚、本実施例に係る光受信器を実際に作製する場合は、集積回路として市販されている比較器、遅延回路、XOR回路、ラッチ回路等を使用することができる。また、取り扱う信号がディジタル信号なので、特に遅延回路については単なるパッ

尚、第1図で示した光受信器の第2比較器14は、入力信号に対して誤りを発生し易い側へ有効になる閾値を設定することが好ましい。即ち、第2比較器14の第1閾値 V th, は、第1比較器13の閾値 V th, よりも高く且つ該入力信号の立ち下がりに対して有効であり、第2比較器14の第2閾値 V th, は、第1比較器13の閾値 V th, なりも低く且つ入力信号の立ち上がりに対して有効であるように設定することが好ましい。

ファ回路でその機能を実現することができる。

第1図(b)および(c)は、それぞれ、第1図(a)に示した光受信器に適用できるヒステリシスを有する

本実施例の光受信器では、XOR回路16の出力はラッチ回路17が接続されており、雑音成分に対応するXOR回路16の出力信号 e に感応して、外部に対して雑音成分の検出を報知する。

以上説明したように、本実施例に係る回路では、 受信した信号の波形整形を行う第1比較器13より 以上のように構成された本実施例に係る光受信器の動作を以下に説明する。

第2図(a)~(f)は、第1図に示した光受信器の動作を説明するための信号波形図であり、各図面番号(a)~(f)は、第1図中に丸で囲んで示した符号に対応している。

第1図に示した光受信器において、受光素子11によって電気信号に変換された受信信号は、増幅器12により所定のレベルまで増幅される。ここで、増幅器12の出力信号は、第2図(a)に示すように、維音の重畳された波形となっている。

第1の比較器13は、上述のような信号 a を第2 図(a)中に示す閾値 V<sub>ino</sub> と比較して波形整形を行い、第2図(d)に示すような整形された信号パルス を出力する。

一方、第2の比較器14は2つの閾値をもつ比較器である。即ち、第2図(a)中に示すように、閾値 Viho よりも高い閾値 Viho と、閾値 Viho よりも低い閾値 Viho とを有しており、入力信号が Viho を一旦越えたときには、入力信号が Viho よりも

比較器の構成例を示す回路図とその動作を示す波 形図である。

第1図(b)に示すように、この比較器14は、通常の比較器14a と、比較器14a に対して、それぞれ直列および並列に接続された抵抗R」およびR』とから構成されている。即ち、この比較器14では、抵抗R』を介して出力が入力側に帰還されているので、第1図(c)に示すように、信号の立ち下がりに対しては実質的に閾値が低下する。

#### 実施例2

第3図は、本発明に係る光受信器の他の構成例 を示すブロック図である。

同図に示すように、この光受信器は、基本的には第1図に示した光受信器と同じ構成であり、第1図に示した光受信器の第2の比較器14と遅延回路15とに相当する部分の構成のみが異なっている。

即ち、この光受信器は、光信号を電気信号に変換する受光素子31と、受光素子31の出力信号を増

幅する増幅器32に続いて、第1および第2の1対 の比較器33および34を備えている。第1の比較器 33は、受信信号の波形整形を行うための比較器で あり、従来の光受信器と同様に、所与の閾値と入 力信号とを比較して再生信号を出力する。

一方、第2の比較器34は、ここでは、1対の比較器34a および34b とフリップフロップ35とによって構成されている。ここで、後述するように、比較器34a は第1の比較器33の関値V・・・・。 よりも低い関値を入力されており、比較器34b は第1の比較器33の関値V・・・・。 よりも低い関値を入力されている。 これらの比較器34a および34b の出力は、フリップフロップ35に入力されている。 具体的には、フリップフロップ35に入力されている。 具体的には、フリップフロップ35は、比較器34a の出力の立ち下がりに応答して出力が立ち下がり、比較器34b の出力の立ち上がりに応答して出力が立ち上がる。しかしながら、応答の遅れがあるので、入力の変化に対して出力の変化は遅延する。

以上のような第2の比較器34の出力、即ち、フリップフロップ35の出力は、XOR (排他的論理

和)回路36の一方の入力に接続されている。また、 XOR回路36の他方の入力には、第1の比較器33 の出力が入力されており、XOR回路36の出力は、 ラッチ回路37に接続されている。

以上のように構成された本実施例に係る光受受 信器の動作について以下に説明する。

第4図(a)~(n)は、第1図に示した光受信器の動作を説明するための信号波形図であり、各図面番号(a)~(n)は、第3図中に丸で囲んで示した符号に対応している。

第3図に示した光受信器において、受光素子31によって電気信号に変換された受信信号は、増幅器32により所定のレベルまで増幅される。ここで、増幅器32の出力信号は、第4図(a)に示すように、維音を重畳された波形となっている。

第1の比較器33は、上述のような信号 a と、第4図(a)中に示す閾値 V:ho とを入力されて波形整形を行い、第4図(f)に示すような整形された信号パルスを出力する。

一方、増幅器32の出力信号aは、比較器34を構

成する1対の比較器34a および34b にそれぞれ入 力される。比較器34a および34b は、それぞれ第 4 図 (b) および (c) に示すように、それぞれの閾値 V thi およびV・・・ を参照して波形整形を行う。ここで、 比較器34a の閾値V.n. は、第4図(a)中に示すよ うに、第1の比較器33の閾値Vino よりも高い。 また、比較器34bの閾値Vibzは、第1の比較器 33の閾値 V .n。よりも低い。従って、比較器34a および34b は、それぞれ、錐音成分による信号の 立ち下がりまたは立ち上がりに呼応して誤りパル スを発生する。これら比較器34a および34b は、 フリップフロップ35に入力され、フリップフロッ プ35は、遅延がなければ、第4図(のに示すような 波形の信号dを出力すが、前述のように遅延特性 を有しているので、XOR回路36に入力される信 号は、第4図(e)に示すように、第1比較器33の出 力信号「とタイミングの合ったものとなる。

XOR回路36の他方の入力には、第1比較回路33の出力信号fが入力されているが、第1比較回路33は、比較回路34よりも雑音に対して感度が低

い。従って、第1比較器33の出力信号 f と、第2比較器34との出力信号とは異なっており、このため、XOR回路36は、第4図図に示すような信号 g を出力する。このXOR回路36の出力信号 g は ラッチ回路37に入力されており、錐音成分により 信号 g に発生したパルスに呼応して外部に錐音成分の検出を報知する。

以上説明したように、本実施例に係る回路では、 受信した信号の波形成形を行う第1比較器33と閾値の異なる1対の比較器34a および34b を使用と して、第1比較器33が誤りパルスを発生するレベルよりも低いレベルの錐音成分に対して、錐音の 発生を検出することができる。

尚、本実施例に係る光受信器は、2つの閾値を 有する比較器のような特別な回路を使用していな いので、より簡単に作製することができる。

#### 発明の効果

以上、説明したように、本発明に係る光受信器 は、再生信号に誤りパルスが発生する前に、受信 信号の維音成分の増加を検出することができる。 従って、単なる入力信号の有無ではなく、再生信 号の誤りの発生のし易さを検知することが可能と なるので、光LANによるコンピュータ間通信の ように、データの高い信頼性が要求される分野に おいて光データリンクとして有利に使用すること ができる。

尚、実施例で挙げた光受信器の構成に、更に、 従来の光受信器と同様に信号検出回路を付加して もよいことはいうまでもない。

# 4. 図面の簡単な説明

第1図(a)は、本発明に係る光受信器の具体的な構成例を示すブロック図であり、

第1図(b)および(c)は、それぞれ、第1図(a)に示した光受信器の比較器の構成例を示す回路図とその動作を示す波形図であり、

第2図(a)~(f)は、第1図に示した回路の動作を 説明するための波形図であり、

第3図は、本発明に係る光受信器の他の構成例

を示すブロック図であり、

第4図(a)~(h)は、第3図に示した回路の動作を 説明するための波形図であり、

第5図は、従来の光受信器の典型的な構成を示すブロック図である。

# 〔主な参照番号〕

11、31、51・・・受光素子、

12、32、52・・・増幅器、

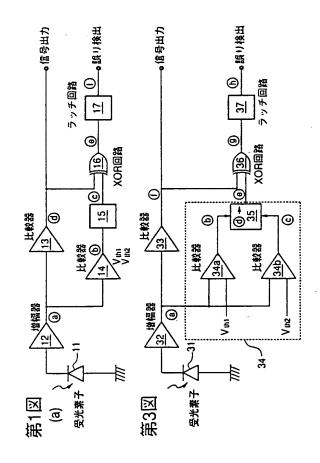
13、14、33、33a 、33b 、53、54・・・比較器、

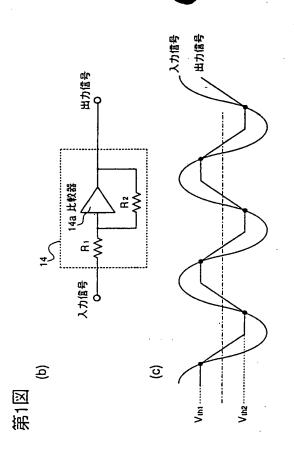
15 · · · 遅延回路、 16、36 · · · X O R 回路、

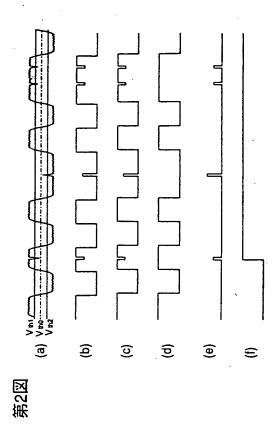
17、37・・・ラッチ回路、

35・・・フリップフロップ、

特許出願人 住友電気工業株式会社 代 理 人 弁理士 越 場 隆







# 第4図

